(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年1月13日(13.01.2005)

PCT

(10) 国際公開番号 WO 2005/004103 A1

(51) 国際特許分類7:

G09G 5/00

[JP/JP]; 〒1080075 東京都港区港南四丁目 1 番 8 号

(21) 国際出願番号:

PCT/JP2004/009771

(22) 国際出願日:

2004年7月2日(02.07.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2003-192385

2003 年7 月4 日 (04.07.2003) л

(71) 出願人 (米国を除く全ての指定国について): 東芝 松下ディスプレイテクノロジー株式会社 (TOSHIBA MATSUSHITA DISPLAY TECHNOLOGY CO., LTD.)

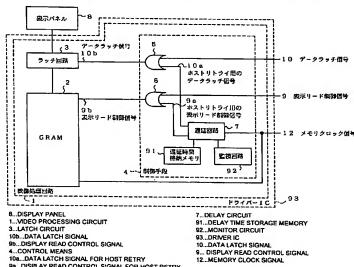
Tokyo (JP). (72) 発明者; および

- (75) 発明者/出願人 (米国についてのみ): 久保田 真啓 (KUBOTA, Masahiro) [JP/JP]; 〒6300226 奈良県生駒市 小平尾町秋津1011-2 Nara (JP), 峯 秀樹 (MINE, Hideki) [JP/JP]; 〒5760032 大阪府交野市私市山手 2 -6 - 2 6 Osaka (JP).
- (74) 代理人: 松田 正道 (MATSUDA, Masamichi); 〒 5320003 大阪府大阪市淀川区宮原5丁目1番3号新 大阪生島ビル Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,

/続葉有/

(54) Title: VIDEO SIGNAL PROCESSING CIRCUIT, CONTROL METHOD OF VIDEO SIGNAL PROCESSING CIRCUIT, AND INTEGRATED CIRCUIT

(54) 発明の名称:映像信号処理回路、映像信号処理回路の制御方法、及び集積回路



- 3...LATCH CIRCUIT
- 3...LATCH CIRCUIT
 10b...DATA LATCH SIGNAL
 9b...DISPLAY READ CONTROL SIGNAL
 4...CONTROL MEANS
 10a...DATA LATCH SIGNAL FOR HOST RETRY
 9a...DISPLAY READ CONTROL SIGNAL FOR HOST RETRY

(57) Abstract: An abnormal display appears when writing of pixel data in a GRAM contends with reading of pixel data of a scanning (57) Abstract: An abnormal display appears when writing of pixel data in a GRAM contends with reading of pixel data of a scanning line segment including pixels corresponding to that pixel data. Pixel data corresponding to each pixel of a scanning line segment stored in a latch circuit (3) is displayed on a display screen (8). When writing of pixel data in the GRAM (2) contends with reading of pixel data corresponding to each pixel of a scanning line segment from the GRAM (2) to the latch circuit (3), a control means (4) delays reading of pixel data corresponding to each pixel of the scanning line segment and performs reading of the pixel data corresponding to each pixel of the scanning line segment again from the GRAM (2) to the latch circuit (3).

(57) 要約: GRAMへの画素データの書き込みと、その画素データに対応する画素を含む走査線分の画素データの語を含むた音線分の音響に対応する画素データは、表示画面8に表示され、GRAM2への画素データの書き込みと、GRAM2からラッチ回路3へ

画素データは、表示画面8に表示され、GRAM2への画素データの書き込みと、GRAM2からラッチ回路3へ の走査線分の各画素に対応する画素データの読み出しとが競合した場合、制御手段4は、前記



DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

--- 国際調査報告書

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。